

3A全集成同步降压型四节锂电池充电管理IC

概要

CS5318E是一款28V耐压，四节锂电池或锂离子聚合物电池的降压型充电管理IC。集成功率MOS，芯片采用同步开关架构，使其在应用时仅需极少的外围器件，可有效减少整体方案尺寸，降低BOM成本。具有最大3A的充电电流能力，充电电流可以通过外部电阻灵活可调，充电效率可以达到90%以上。

CS5318E内置三个环路来控制充电过程，分别为恒流（CC）环路、恒压（CV）环路以及芯片温度调节环路。CS5318E通过外部电阻，可独立灵活调节充电终止电流的大小。

CS5318E具有完善的保护功能,包括输入欠压和过压保护、电池过压和短路保护、电池温度保护、芯片温度调节和保护。此外芯片通过外接的两路LED指示灯,可对充电过程实现全程监控。

描述

- 28V耐压，同步降压型充电器
- 99%系统工作占空比
- 最大3A充电电流，充电电流外部电阻可调
- NTC功能
- 降压充电效率90%
- $\pm 1\%$ 电池恒压精度
- 充电终止电流独立可调
- 支持LED充电状态指示
- 内置功率MOS
- 550KHz开关频率，可支持10uH 电感
- 输出过压，短路保护
- 输入欠压，过压保护
- IC过温保护
- IC温度自适应调节
- 全集成结构，无需外置二极管

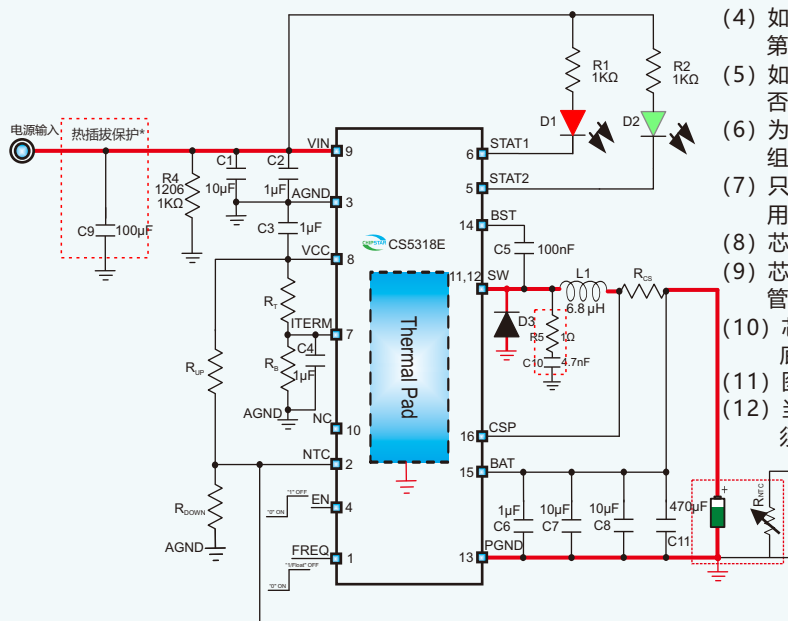
封装

- EQA16

应用

- 蓝牙音箱
- 电子烟
- 对讲机
- POS机
- 锂电电池包
- 玩具

典型应用图

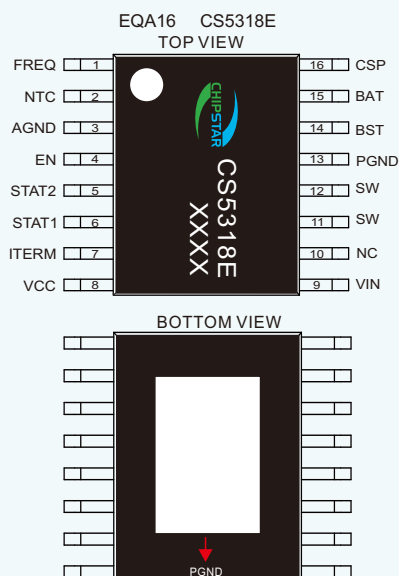


CS5318E应用电路图

备注:

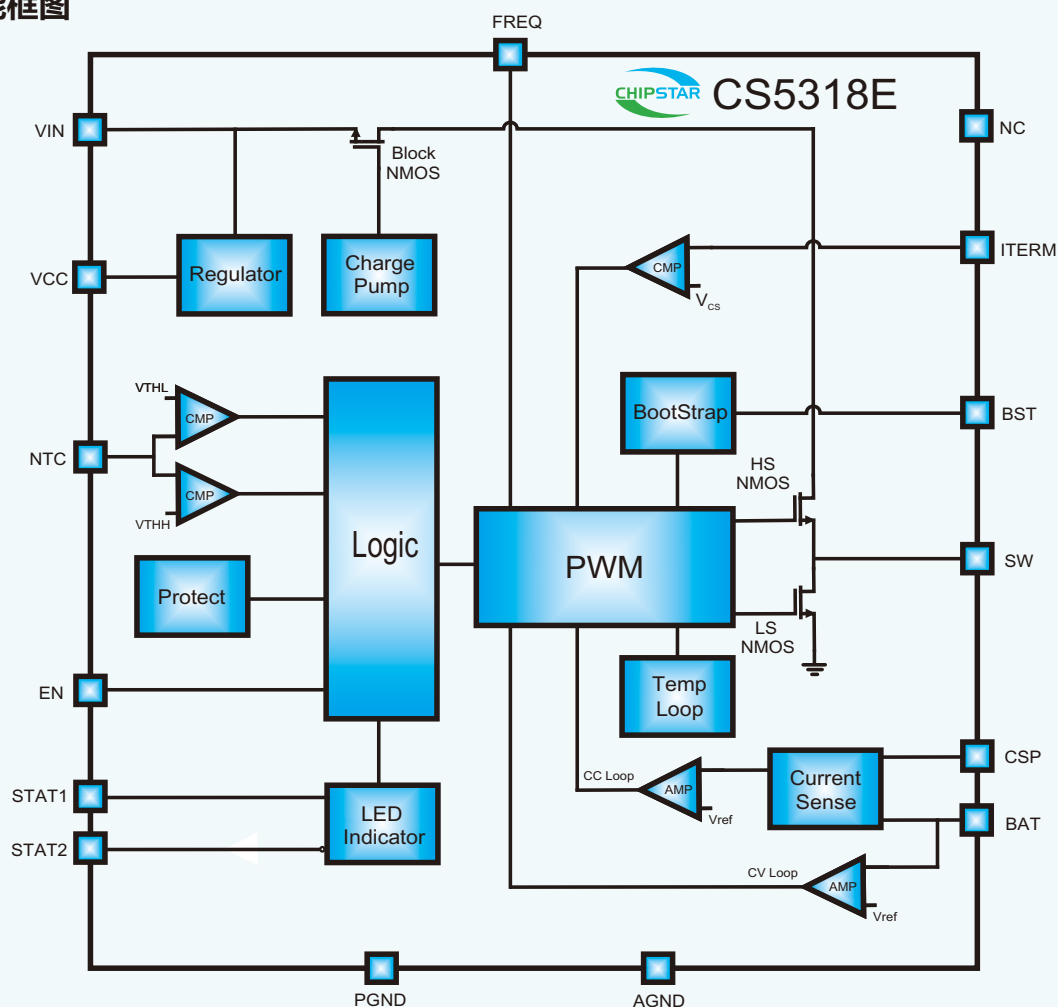
- (1) L1为饱和电流5A，CD54的功率电感。
- (2) 所有的贴片电容都需要尽量靠近芯片管脚布局。
- (3) 如不用NTC功能，可将第2脚直接接地。
- (4) 如果采用默认的1/10*ICC充电终止电流，可将第7脚直接接第8脚。
- (5) 如要采用抖频功能，可将芯片第1脚直接接地，否则直接悬空。
- (6) 为进一步改善EMI特性时，需要添加R5和C10组成的吸波网络。
- (7) 只能从电阻 R_{CS} 两端抽头引线，分别进入芯片用来采样电压的第15、16脚。
- (8) 芯片1、4脚为低压管脚，最高耐压为6V。
- (9) 芯片5、6脚输出为地电平或高阻态。不用此管脚时，可以直接悬空，也可以直接接地。
- (10) 芯片10脚为空引脚，为方便走线，可以与芯片底部散热片引出的地线相连。
- (11) 图中红色实线为流大电流路径。
- (12) 当电池接电机等感性负载，或需要热插拔时，须在15脚添加对地的至少470uF的电解电容。

引脚排列以及定义



管脚	说明	输入/输出	功能
1	FREQ	输入	频率抖动使能端口（浮空频率抖动功能关闭，接地打开频率抖动功能）
2	NTC	输入	热敏电阻输入端，通过外接热敏电阻检测电池温度
3	AGND	地	模拟地
4	EN	输入	芯片使能端（EN 接地或者浮空使能芯片，EN 接高电位芯片关断，管脚耐压 6V）
5	STAT2	输出	充电状态指示端口 2
6	STAT1	输出	充电状态指示端口 1
7	ITERM	输入	充电终止电流调节端
8	VCC	电源	内部 LDO 输出端
9	VIN	电源	电源
10	NC	-	空引脚
11, 12	SW	输入	开关节点，电感连接端
13	PGND	地	功率地
14	BST	电源	自举电容连接端
15	BAT	电源	电池连接端
16	CSP	输入	电池充电电流检测正输入端

功能框图



极限参数表¹

参数	描述	数值	单位
V_{IN}	输入电源电压	-0.3~28	V
T_J	结工作温度范围	-40~150	°C
T_{STG}	存储温度范围	-60~150	°C
T_{SDR}	引脚温度 (焊接 10s)	260	°C

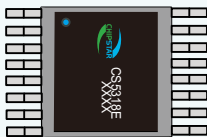
推荐工作环境

参数	描述	数值	单位
V_{IN}	输入电源电压	3.8~24	V
T_J	结工作温度范围	-40~125	°C
T_A	环境温度范围	-40~85	°C

热效应信息²

参数	描述	数值	单位
$\theta_{JA}(EQA16)$	封装热阻-芯片到环境热阻	45	°C/W
$\theta_{JC}(EQA16)$	封装热阻-芯片到封装表面热阻	10	°C/W

订购信息

产品型号	封装形式	器件标示	包装尺寸	卷带宽度	数量
CS5318E	EQA16L		13"	12mm	4000
CS5318E	EQA16L		管装		100

ESD范围

HBM(人体静电模式) ----- ±2kV
MM(机器静电模式) ----- ±200V

1. 上述参数仅仅是器件工作的极限值，不建议器件的工作条件超过此极限值，否则会对器件的可靠性及寿命产生影响，甚至造成永久性损坏。
2. PCB板放置CS5318E的地方，需要有散热设计。使得CS5318E底部的散热片和PCB板的散热区域相连。

电气参数 (除特殊说明外, $V_{IN}=24V$, $R_{CS}=25m\Omega$, $L=10\mu H$)

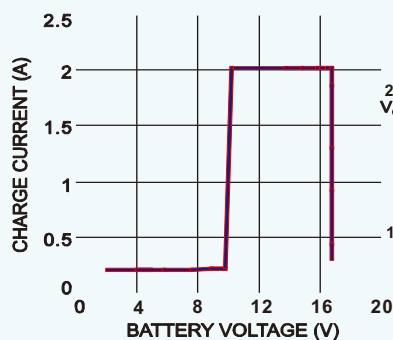
参数	描述	测试条件	最小值	典型值	最大值	单位
V_{IN}	工作电源电压		17.2		24	V
V_{INUVLO}	VIN 端欠压保护阈值	VIN 从高往低下降		3.6		V
ΔV_{INUVLO}	VIN 端欠压保护滞回			200		mV
V_{INOVP}	VIN 端过压保护阈值	VIN 从低往高上升		28		V
ΔV_{INOVP}	VIN 端过压保护滞回			1.4		V
V_{ACOK}	ACOK 电压阈值	$V_{IN}-V_{BAT}$		300		mV
I_Q	芯片静态电流	$V_{IN}=24V$			2	mA
I_{SD}	芯片关断电流	$V_{IN}=24V$ $V_{EN}=5V$			400	μA
I_{BAT}	电池端泄漏电流	$V_{IN}=24V$			200	μA
		$V_{IN}=0V$			20	μA
V_{CC}	VCC 端电压输出	$V_{IN}=24V$		4.5		V
V_{CV}	充电浮充电压		16.632	16.8	16.968	V
ΔV_{RCH}	重充电压阈值			500		mV
V_{TRK}	涓流转恒流电压阈值			10		V
V_{SHORT}	电池短路电压阈值			2		V
V_{OVPB}	BAT 端过压保护电压			18.24		V
F_{SW}	最大开关频率			550		KHz
T_{OFF}	上管最小关断时间	$V_{BAT}=4.1V$		180		ns
$R_{H_DS(ON)}$	上管 NMOS 导通阻抗	从 VIN 端到 SW 端		150		$m\Omega$
$R_{L_DS(ON)}$	下管 NMOS 导通阻抗	从 SW 端到地		120		$m\Omega$
V_{SENSE}	最大充电电流检测电压		45	50	55	mV
I_{CC}	恒流模式充电电流	$R_{CS}=25m\Omega$	1.8	2	2.2	A
I_{TC}	涓流模式充电电流			10%		I_{CC}

电气参数 (除特殊说明外, $V_{IN}=24V$, $R_{CS}=25m\Omega$, $L=10\mu H$)

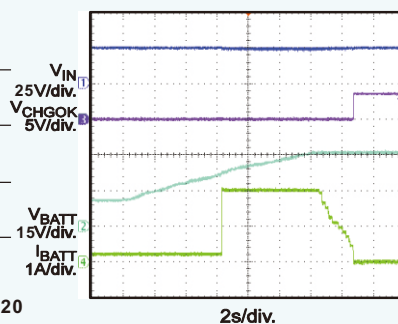
参数	描述	测试条件	最小值	典型值	最大值	单位
I_{BF}	默认充电终止电流	$V_{I\overline{TERM}}=V_{CC}$		10%		I_{CC}
TMR_{TC}	TC 阶段充电时间限制			3.7		Hour
$TMR_{CC/CV}$	CC/CV 阶段充电时间限制			20		Hour
V_{cold}	NTC 端低温保护阈值	VCC 的百分比		70		%
V_{cold_hys}	NTC 端低温保护迟滞	VCC 的百分比		0.8		%
V_{hot}	NTC 端高温调节阈值	VCC 的百分比		47.4		%
V_{hot_hys}	NTC 端高温调节迟滞	VCC 的百分比		1.6		%
T_{REG}	芯片热调节阈值			120		$^{\circ}C$
T_{SD}	芯片热保护温度			150		$^{\circ}C$
ΔT	芯片热保护温度滞回			20		$^{\circ}C$

特征曲线 ($V_{IN}=24V$, $L=10\mu H$, $R_{CS}=50m\Omega$, Battery Simulator, $T_A=25^\circ C$, unless otherwise noted.)

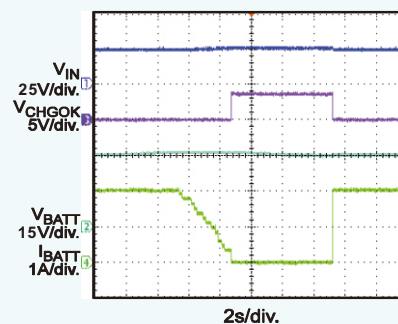
Charge Current vs. Battery Voltage



Battery Charge Curve

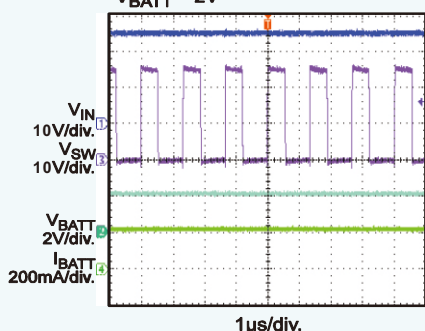


Auto-Recharge



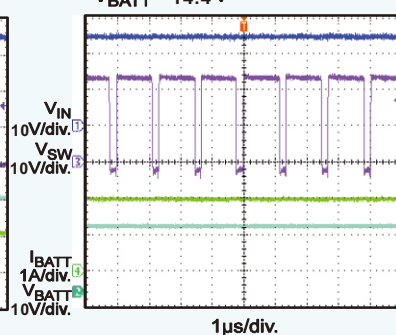
TC Steady State

$V_{BATT} = 2V$



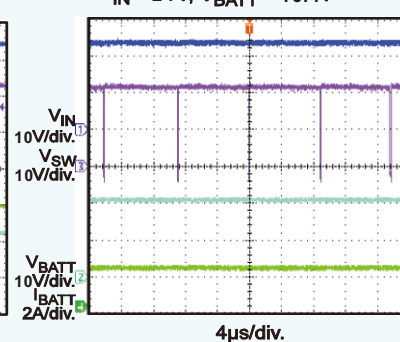
CC Steady State

$V_{BATT} = 14.4V$



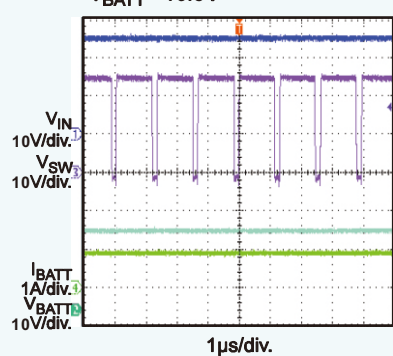
CC Steady State (COT)

$V_{IN} = 24V$, $V_{BATT} = 16.4V$



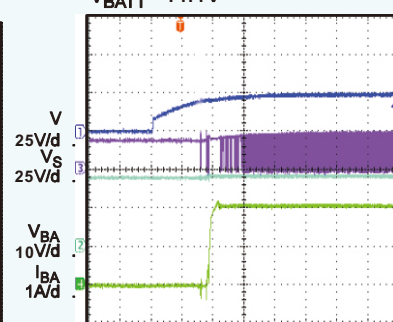
CV Steady State

$V_{BATT} = 16.8V$



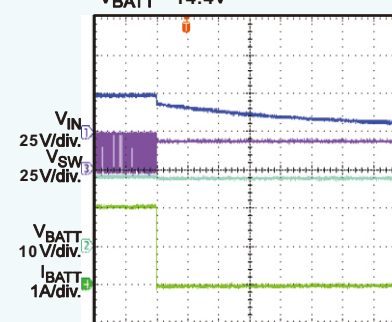
Power On

$V_{BATT} = 14.4V$



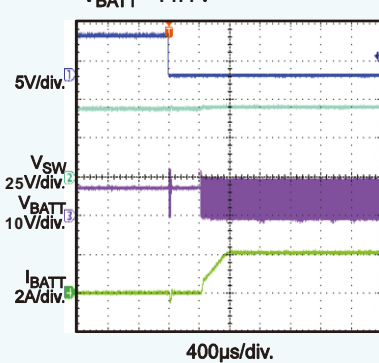
Power OFF

$V_{BATT} = 14.4V$



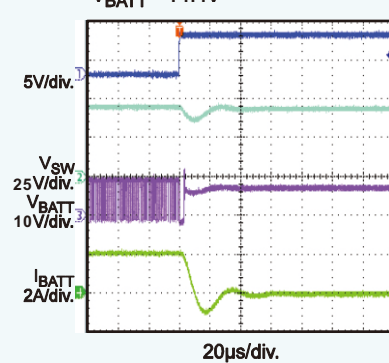
En On

$V_{BATT} = 14.4V$

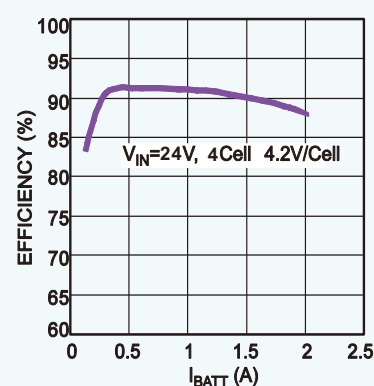


En Off

$V_{BATT} = 14.4V$



Efficiency Curve



CS5318E应用要点

1. 功能简介

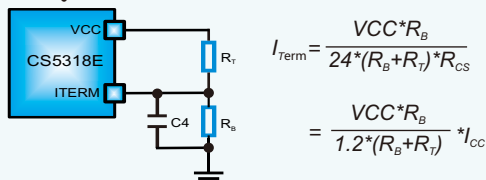
CS5318E是一款28V耐压，最大3A电流输出同步降压型四节锂离子/锂离子聚合物电池充电控制器。该降压控制器采用峰值电流工作模式，工作频率为550KHz，系统正常工作的占空比可以高达99%。该芯片具有完善的保护功能，针对不同的应用场合，芯片可以通过调节外部电阻的阻值来改变充电电流的大小。该芯片同时集成主管和同步管以及BLOCK三个功率MOS管，既可以提高系统充电效率又可以减少整体方案尺寸，降低BOM成本。

2. 充电过程

CS5318E采用完整的TC/CC/CV充电过程。当锂电池的电压小于10V，系统以 $I_{CC} \times 10\%$ 充电电流充电；当锂电池的电压大于10V，系统以 I_{CC} 充电电流充电；当电池电压接近16.8V时，系统进入恒压充电，充电电流持续减少，当充电电流小于设定值时，系统会停止充电；当电池充满电后，由于自身放电或者负载耗电导致电池电压跌落至16.3V以下时，系统会重新恢复充电状态。同时该芯片内置温度调节环路，当芯片的温度上升到大于设定值时，系统会自动减小充电电流从而使芯片温度下降。

3. 充电终止电流可编程功能

CS5318E具有终止电流可编程功能。通过设置不同的外部分压电阻，可以很方便的调节充电终止电流的大小。ITERM端的电压可以在60mV-600mV之间可调，终止电流 I_{Term} 和两个电阻的关系如下公式所示：其中VCC为内部LDO输出电压， R_{CS} 为电流检测电阻， I_{CC} 为CC充电电流；当ITERM端接VCC时，充电终止电流为默认的内部设定值 $1/10 \times I_{CC}$ 。



4. 芯片温度调节功能

CS5318E内置温度调节环路，当芯片处于恒流充电过程时如果温度升高至120℃时温度控制环路开始起作用，充电电流开始逐渐降低，芯片温度会随之下降，最终芯片温度会稳定在设定值，从而起到保护芯片的作用。

5. 频率抖动功能

CS5318E具有频率抖动的功能，系统会在正常工作的频率点上叠加微小抖动，从而使能量不会集中在一个固定频率点上，大大改善系统的EMI特性，该功能可以通过外部管脚FREQ使能(低电平)及关闭（悬空或者接高电平）。

6. 保护功能

CS5318E具有完善的电池充电保护功能。当芯片出现输入端过压、输出端过压、芯片过温、电池温度不正常时，系统充电会被禁止一直到保护状态解除；当电池电压低于2V时，系统处于短路保护状态，当电池电压低于1V时系统的工作频率会随着电池电压的降低而降低；当输入电压低于欠压保护阈值3.6V时，芯片主要功能模块会全部关闭以避免系统由于电源电压过低而误动作；除此以外，系统具有充电超时保护功能。当TC阶段充电时间大于3.7小时或

者CC/CV阶段充电时间大于20小时，充电超时保护功能会启动，强制终止充电过程。只有当系统重新上电或者电池状态发生改变时才会重新计时。

7. 充电LED指示

- 充电过程：STAT1管脚输出低电平，红灯常亮；STAT2管脚输出高阻态，绿灯熄灭。
- 充电完毕：STAT1管脚输出高阻态，红灯熄灭；STAT2管脚输出低电平，绿灯常亮。
- 当输入欠压、EN为高系统处于非使能状态，STAT1和STAT2都输出高阻态，红灯和绿灯全部熄灭。
- 当输入过压、电池端短路、NTC端口检测到电池温度异常、充电时间超时、芯片过温任意一种情况发生时，红灯和绿灯分别会以1.5Hz的频率交替闪烁。

8. 充电电流设定

恒流充电电流可通过电阻 R_{CS} 设定，具体计算公式如下：

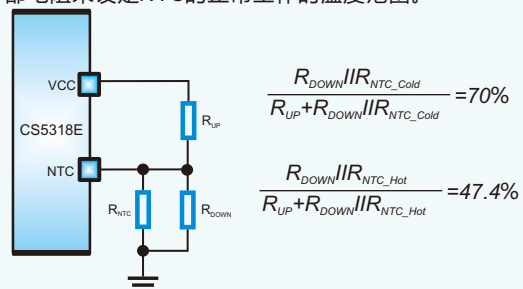
$$I_{CC} = \frac{50 (mV)}{R_{CS} (m\Omega)} (A)$$

如需获得2A的充电电流，只需选择阻值为25mΩ的检测电阻 R_{CS} 即可。从而TC阶段的充电电流 I_{TC} 由以下公式确定：

$$I_{TC} = I_{CC} * 10\% = \frac{5 (mV)}{R_{CS} (m\Omega)} (A)$$

9. NTC电阻设定

通过NTC引脚检测电池温度的高低。当检测温度超过设定的窗口值时，系统会停止充电。当NTC检测到电池温度在正常温度范围区间时，正常充电；当温度高于或低于所设定的高低温点时，停止充电。如不需要NTC功能，需要将该引脚接至GND。下图所示为内部通过分压电阻分别设定的高温参考点和低温参考点，其中低温参考点为 $VCC \times 70\%$ ，高温参考点为 $VCC \times 47.4\%$ 。通过选择合适的外部电阻来设定NTC的正常工作的温度范围。



上面式中 R_{NTC_Cold} 为NTC电阻在设定的低温点所对应的阻值，而 R_{NTC_Hot} 为NTC电阻在设定的高温点所对应的阻值。由于 R_{DOWN} 和 R_{UP} 这两个电阻可以分别独立设定低温和高温窗口，使得CS5318E可以满足大部分NTC电阻型号，这为应用带来了极大的便利。电阻 R_{DOWN} 和 R_{UP} 与NTC电阻之间的关系可以通过上述定义给出下列公式：

$$R_{UP} = \frac{0.1183 * R_{NTC_Hot} * R_{NTC_Hot}}{0.1742 * (R_{NTC_Cold} - R_{NTC_Hot})}$$

$$R_{DOWN} = \frac{0.2249 * R_{NTC_Hot} * R_{NTC_Hot}}{0.1427 * R_{NTC_Cold} - 0.3677 * R_{NTC_Hot}}$$

10. 热插拔保护的考虑

为了防止输入端热插拔造成的芯片的损坏，需要在输入端进行热插拔的保护。通常可以对地加一个100uF的电解电容。最好同时用一个串联对地的RC吸波网络进一步减少输入的尖峰毛刺，RC吸波的电阻尺寸要足够大，必须根据厂商提供的电阻规格书，确保能安全流过瞬间的大电流。必须根据应用板的实际布局布线情况，选取合适的RC吸波网络的阻容值以及电解电容值。

11. 电感值的选取

为了选择合适的电感量，需要在成本，尺寸和效率之间进行折中。较小的电感值具有小的体积但会导致高的峰值电流和高的磁损以及大的输出滤波电容。相反，大的电感值具有小的峰值电流和小的输出滤波电容，但其高的DCR会导致大的功率损耗。基于实践经验，电感的峰值电流值在最差情况下不应超过最大充电电流值的30%。电感量具体值的确定可按照下面公式确定：

$$L = \frac{(V_{IN} - V_{BAT}) * V_{BAT}}{\Delta I_{L_MAX} * V_{IN} * F_S}$$

其中 V_{IN} 、 V_{BAT} 和 F_S 分别表示输入电压、电池电压和系统工作频率。 ΔI_{L_MAX} 为最大的电感峰峰值电流，一般取CC充电电流的30%，如下所示：

$$\Delta I_{L_MAX} = 30\% * I_{CC}$$

同时应该注意，选取的电感的饱和电流应该至少大于5A并留有一定的余量。为了更高的系统效率，选取的电感的直流电阻值应该小于50mΩ。

12. 输入电容选取

输入电容用于吸收降压变换器的输入尖峰电流，输入尖峰

电流的最大值由下式决定：

$$I_{RMS_MAX} = I_{CC} * \frac{\sqrt{(V_{IN_MAX} - V_{TC}) * V_{TC}}}{V_{IN_MAX}}$$

选取的输入电容应该确保由于尖峰电流导致的温升的值不能大于10°C。由于其较小的温度系数和较低的ESR，可以选取介电常数为X5R或者X7R的陶瓷电容。对于大多数应用，22uF的电容就能满足要求。

13. 输出电容选取

输出电容和电池并联，可以吸收高频开关尖峰电流并平滑输出电压，其阻抗必须要比电池小很多从而确保其可以吸收大部分的高频电流。可以选取具有小的ESR和小体积的陶瓷电容。输出电压纹波的值由以下公式给出：

$$\Delta r_o = \frac{\Delta V_o}{V_o} = \frac{1 - \frac{\Delta V_o}{V_{IN}}}{8C_o L F_s^2}$$

为了保证±1%的输出电池电压精度，最大的输出电压纹波不能高于1%。

14. PCB Layout 注意事项

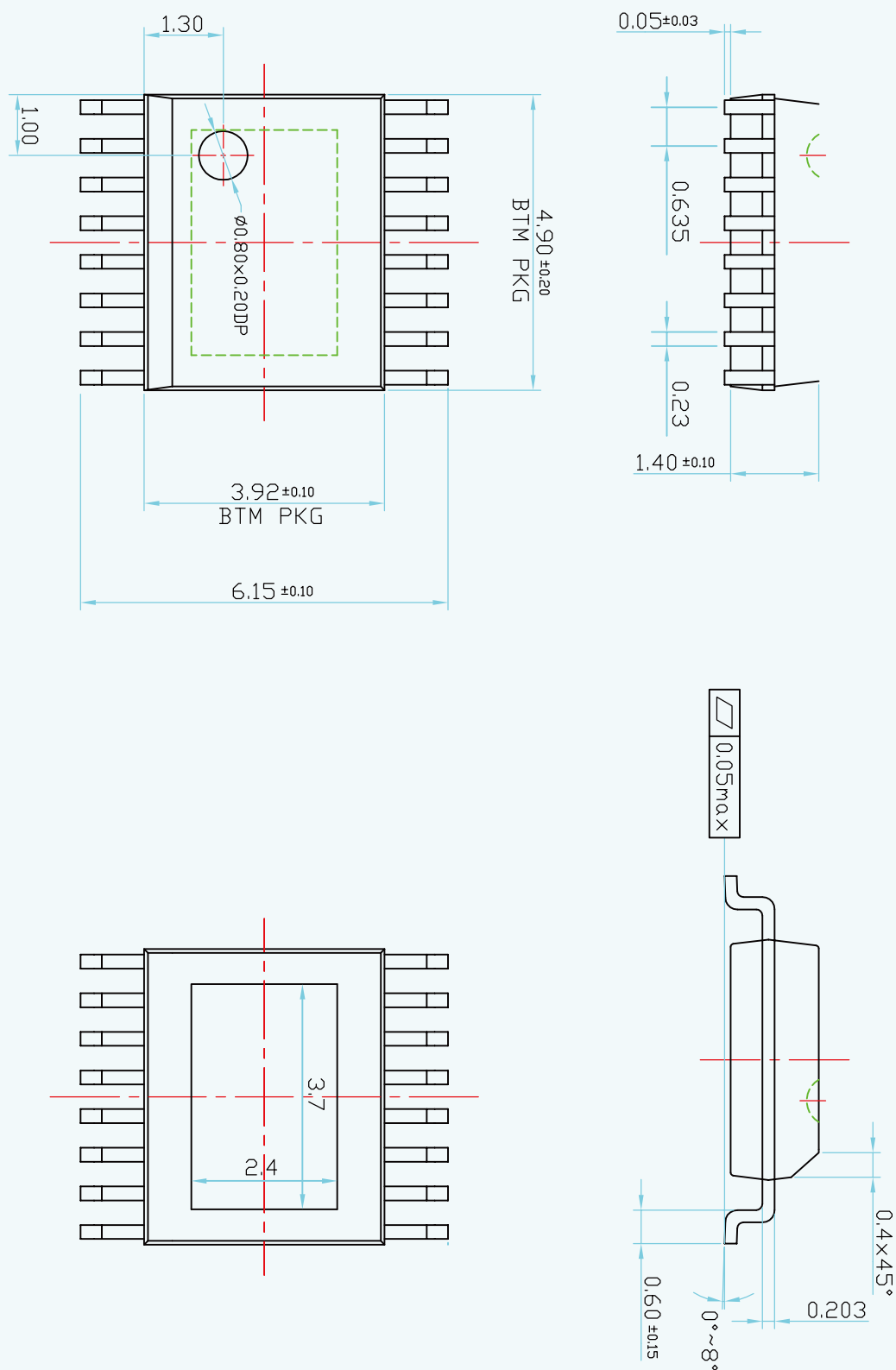
出于对芯片的散热考虑，PCB的布局需特别注意。由此可以最大幅度的增加可使用的充电电流，这一点非常重要。用于耗散IC所产生的的热量散热通路从芯片至引线框架，并通过底部的散热片到达PCB铜面。PCB的铜箔作为IC的主要散热器，其面积要尽可能的宽阔，并向外延伸至较大的铜箔区域，以便将热量散播到周围环境中。当进行PCB布局设计时，电路板上与充电IC无关的其他热源也需予以考虑，因为它们自身温度将对总体温升和最大充电电流有所影响。

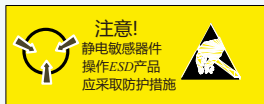
BOM 清单

序号	元件名称	型号&规格	单位	用量	位置	备注
1	IC	CS5318E	PCS	1	U1	
2	贴片电容	0805 10uF@X5R35V	PCS	1	C1	
3	贴片电容	0603 1uF@X5R35V	PCS	1	C2	
4	贴片电容	0805 10uF@X5R25V	PCS	2	C7,C8	电池接电机等感性负载或热插拔，须对地添加470uF 电容
5	贴片电容	0603 1uF@X5R25V	PCS	1	C6	
7	贴片电容	0603 1uF@X5R16V	PCS	2	C3,C4	
8	贴片电容	0603 100nF@X5R16V	PCS	1	C5	
9	电解电容	100uF@35V	PCS	1	C9	
10	贴片电阻	0805 1K 5%	PCS	2	R1,R2	R1,R2用于调节LED 灯的亮度
11	贴片电阻	1206 5%	PCS	1	R4	
12	贴片电阻	0603 1%	PCS	2	R _{UP} ,R _{DOWN}	调节 NTC 保护温度点
13	贴片电阻	0603 5%	PCS	2	R _T ,R _B	调节充电终止电流
14	贴片电阻	1206 25mΩ 1%	PCS	1	R _{CS}	调节充电电流
15	贴片电阻	NTC 电阻	PCS	1	R _{NTC}	电池 NTC 电阻
16	贴片 LED	0603	PCS	2	D1,D2	LED 状态指示灯
17	功率电感	5A 饱和电流	PCS	1	L1	

封装信息

CS5318E EQA16(95*145) PACKAGE OUTLINE DIMENSIONS UNITS:MM





MOS电路操作注意事项:

静电在很多地方都会产生，采取下面的预防措施，可以有效防止MOS电路由于受静电放电影响而引起的损坏：

- 操作人员要通过防静电腕带接地。
- 设备外壳必须接地。
- 装配过程中使用的工具必须接地。
- 必须采用导体包装或抗静电材料包装或运输。

声明:

- 上海智浦欣微电子有限公司保留说明书的更改权，恕不另行通知！客户在使用前应获取最新版本资料，并验证相关信息是否完整和最新。
- 任何半导体产品在特定条件下都有一定的失效或发生故障的可能，买方有责任在使用上海智浦欣产品进行系统设计和整机制造时遵守安全标准并采取安全措施，以避免潜在失败风险可能造成人身伤害或财产损失情况的发生！
- 产品品质的提升永无止境，上海智浦欣微电子有限公司将竭诚为客户提供更优秀的产品！